

[illegible]

U3A

U3B

U3C

Bank 1

Bank 2

U3D

U3E

U3F

U3G

U3H

U3I

U3J

U3K

U3L

U3M

U3N

U3O

U3P

U3Q

U3R

U3S

U3T

U3U

U3V

U3W

U3X

U3Y

U3Z

U3AA

U3AB

U3AC

U3AD

U3AE

U3AF

U3AG

U3AH

U3AI

U3AJ

U3AK

U3AL

U3AM

U3AN

U3AO

U3AP

U3AQ

U3AR

U3AS

U3AT

U3AU

U3AV

U3AW

U3AX

U3AY

U3AZ

U3BA

U3BB

U3BC

U3BD

U3BE

U3BF

U3BG

U3BH

U3BI

U3BJ

U3BK

U3BL

U3BM

U3BN

U3BO

U3BP

U3BQ

U3BR

U3BS

U3BT

U3BU

U3BV

U3BW

U3BX

U3BY

U3BZ

U3CA

U3CB

U3CC

U3CD

U3CE

U3CF

U3CG

U3CH

U3CI

U3CJ

U3CK

U3CL

U3CM

U3CN

U3CO

U3CP

U3CQ

U3CR

U3CS

U3CT

U3CU

U3CV

U3CW

U3CX

U3CY

U3CZ

U3DA

U3DB

U3DC

U3DD

U3DE

U3DF

U3DG

U3DH

U3DI

U3DJ

U3DK

U3DL

U3DM

U3DN

U3DO

U3DP

U3DQ

U3DR

U3DS

U3DT

U3DU

U3DV

U3DW

U3DX

U3DY

U3DZ

U3EA

U3EB

U3EC

U3ED

U3EE

U3EF

U3EG

U3EH

U3EI

U3EJ

U3EK

U3EL

U3EM

U3EN

U3EO

U3EP

U3EQ

U3ER

U3ES

U3ET

U3EU

U3EV

U3EW

U3EX

U3EY

U3EZ

U3FA

U3FB

U3FC

U3FD

U3FE

U3FF

U3FG

U3FH

U3FI

U3FJ

U3FK

U3FL

U3FM

U3FN

U3FO

U3FP

U3FQ

U3FR

U3FS

U3FT

U3FU

U3FV

U3FW

U3FX

U3FY

U3FZ

U3GA

U3GB

U3GC

U3GD

U3GE

U3GF

U3GG

U3GH

U3GI

U3GJ

U3GK

U3GL

U3GM

U3GN

U3GO

U3GP

U3GQ

U3GR

U3GS

U3GT

U3GU

U3GV

U3GW

U3GX

U3GY

U3GZ

U3HA

U3HB

U3HC

U3HD

U3HE

U3HF

U3HG

U3HH

U3HI

U3HJ

U3HK

U3HL

U3HM

U3HN

U3HO

U3HP

U3HQ

U3HR

U3HS

U3HT

U3HU

U3HV

U3HW

U3HX

U3HY

U3HZ

U3IA

U3IB

U3IC

U3ID

U3IE

U3IF

U3IG

U3IH

U3II

U3IJ

U3IK

U3IL

U3IM

U3IN

U3IO

U3IP

U3IQ

U3IR

U3IS

U3IT

U3IU

U3IV

U3IW

U3IX

U3IY

U3IZ

U3JA

U3JB

U3JC

U3JD

U3JE

U3JF

U3JG

U3JH

U3JI

U3JJ

U3JK

U3JL

U3JM

U3JN

U3JO

U3JP

U3JQ

U3JR

U3JS

U3JT

U3JU

U3JV

U3JW

U3JX

U3JY

U3JZ

U3KA

U3KB

U3KC

U3KD

U3KE

U3KF

U3KG

U3KH

U3KI

U3KJ

U3KK

U3KL

U3KM

U3KN

U3KO

U3KP

U3KQ

U3KR

U3KS

U3KT

U3KU

U3KV

U3KW

U3KX

U3KY

U3KZ

U3LA

U3LB

U3LC

U3LD

U3LE

U3LF

U3LG

U3LH

U3LI

U3LJ

U3LK

U3LL

U3LM

U3LN

U3LO

U3LP

U3LQ

U3LR

U3LS

U3LT

U3LU

U3LV

U3LW

U3LX

U3LY

U3LZ

U3MA

U3MB

U3MC

U3MD

U3ME

U3MF

U3MG

U3MH

U3MI

U3MJ

U3MK

U3ML

U3MN

U3MO

U3MP

U3MQ

U3MR

U3MS

U3MT

U3MU

U3MV

U3MW

U3MX

U3MY

U3MZ

U3NA

U3NB

U3NC

U3ND

U3NE

U3NF

U3NG

U3NH

U3NI

U3NJ

U3NK

U3NL

U3NM

U3NO

U3NP

U3NQ

U3NR

U3NS

U3NT

U3NU

U3NV

U3NW

U3NX

U3NY

U3NZ

U3OA

U3OB

U3OC

U3OD

U3OE

U3OF

U3OG

U3OH

U3OI

U3OJ

U3OK

U3OL

U3OM

U3ON

U3OO

U3OP

U3OQ

U3OR

U3OS

U3OT

U3OU

U3OV

U3OW

U3OX

U3OY

U3OZ

U3PA

U3PB

U3PC

U3PD

U3PE

U3PF

U3PG

U3PH

U3PI

U3PJ

U3PK

U3PL

U3PM

U3PN

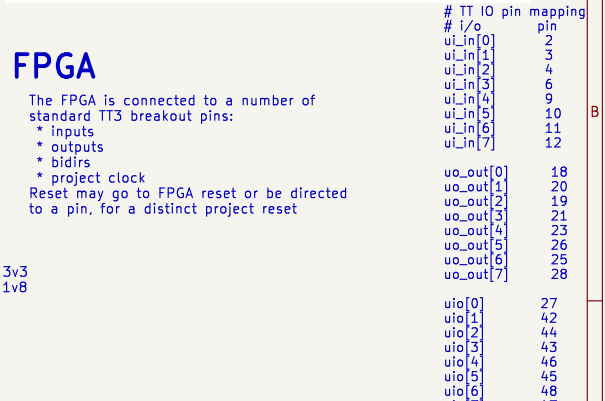
U3PO

U3PP

U3PQ

U3PR

U3PS



Programming modes:
Flash: Default, R14/R15 short
CRAM: Optional, R16/R17 short
Layout Note:
Layout with overlapping resistors
so that only horizontal/vertical
resistors need to be installed.

Reset switch resets FPGA.
To load bootloader, hold BOOT down, press reset, release reset (RGB LED is red), release BOOT (RGB LED breathes)

User switch can be:

- * project reset (note it's active high, though)
- * on-board input to project
- * or ignored.

